

Министерство образования Самарской области

**ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ПРОФЕССИОНАЛЬНОЕ
ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ САМАРСКОЙ ОБЛАСТИ
«ПОВОЛЖСКИЙ ГОСУДАРСТВЕННЫЙ КОЛЛЕДЖ»**



Подписано цифровой
подписью: Смагина
Ольга Александровна
DN: cn = Смагина Ольга
Александровна,
o = ГБПОУ «ПГК»,
ou = директор,
email = college@pgk63.ru,
c = RU
Дата: 2025.04.11

УТВЕРЖДАЮ
Приказ директора колледжа
№363-03-03 от 11.04.2025

**РАБОЧАЯ ПРОГРАММА УЧЕБНОЙ ДИСЦИПЛИНЫ
«ОП.07. ЦИФРОВАЯ СХЕМОТЕХНИКА»**

«общефессиональные дисциплины профессионального цикла»

*программы подготовки специалистов среднего звена
по специальности 11.02.16 Монтаж, техническое обслуживание и ремонт
электронных приборов и устройств*

2025 г.

ОДОБРЕНО

Предметно-цикловой
(методической) комиссией
Промышленных технологий
Председатель
_____ Е.А.Решеткова

Разработчики: Решеткова Е.А., преподаватель ГБПОУ «ПГК»

Рабочая программа учебной дисциплины разработана на основе Федерального государственного образовательного стандарта среднего профессионального образования ФГОС СПО по специальности 11.02.16 Монтаж, техническое обслуживание и ремонт электронных приборов и устройств, утвержденного приказом Министерства образования и науки РФ утвержденного 04.10.2021. №691 (ред.от 01.09.2022) Зарегистрировано в Минюсте России 12.11.2021 N 65793.

Рабочая программа разработана с учетом требований ПОП, утвержденной протоколом Федерального учебно-методического объединения по УГПС 11.00.00 от 29 ноября 2021 г. № 8, зарегистрированной в государственном реестре примерных основных образовательных программ (Приказ ФГБОУ ДПО ИРПО № П-24 от 02.02.2022)

Рабочая программа разработана с учетом требований профессионального стандарта Монтажник радиоэлектронной аппаратуры и приборов в ракетно – космической деятельности, утвержденного приказом Министерства труда и социальной защиты Российской Федерации от 6 октября 2022 года N 628н (далее ПС).

Рабочая программа разработана по итогам исследования квалификационных запросов со стороны предприятий /организаций регионального рынка труда.

Рабочая программа разработана с учетом Технического описания компетенции Электроника чемпионатного движения Профессионалы.

Рабочая программа разработана в соответствии с методическими рекомендациями и шаблоном, утвержденном в ГБПОУ «Поволжский государственный колледж».

Содержание программы реализуется в процессе освоения студентами программы подготовки специалистов среднего звена по специальности 11.02.16 Монтаж, техническое обслуживание и ремонт электронных приборов и устройств, соответствии с требованиями ФГОС СПО по наиболее востребованным и перспективным специальностям.

СОДЕРЖАНИЕ

- 1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРИМЕРНОЙ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 3. УСЛОВИЯ РЕАЛИЗАЦИИ УЧЕБНОЙ ДИСЦИПЛИНЫ**
- 4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ**

1. ОБЩАЯ ХАРАКТЕРИСТИКА ПРИМЕРНОЙ РАБОЧЕЙ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ «ОПЦ. 07. ЦИФРОВАЯ СХЕМОТЕХНИКА»

1.1. Место дисциплины в структуре основной образовательной программы:

Учебная дисциплина «ОПЦ.07. Цифровая схемотехника» является обязательной частью общепрофессионального цикла ПОП-П в соответствии с ФГОС СПО по специальности 11.02.16 Монтаж, техническое обслуживание и ремонт электронных приборов и устройств.

Особое значение дисциплина имеет при формировании и развитии ОК 01, ОК 02, ОК 03, ОК 07, ОК 09.

1.2. Цель и планируемые результаты освоения дисциплины:

В рамках программы учебной дисциплины обучающимися осваиваются умения и знания

Код ПК, ОК	Умения	Знания
ОК 01, ОК 02, ОК 03, ОК 07, ОК 09, ПК 1.1, ПК 1.2, ПК 2.1, ПК 2.2, ПК 2.3, ПК 3.1, ПК 3.2	производить выбор элементной базы для проектирования цифровых схем	классификацию и способы описания цифровых устройств
	производить синтез и анализ цифровых схем	принципы действия цифровых устройств комбинационного и последовательного типа
	проводить исследование типовых схем цифровой электроники	основные методы цифровой обработки сигналов
	выполнять упрощение логических схем.	

Вариативная часть - в количестве 10 часов направлена на углубление образовательных результатов. Введение дополнительных образовательных результатов нецелесообразно, чтобы избежать перегрузки обучающихся.

2. СТРУКТУРА И СОДЕРЖАНИЕ УЧЕБНОЙ ДИСЦИПЛИНЫ

2.1. Объем учебной дисциплины и виды учебной работы

Вид учебной работы	Объем в часах
Объем образовательной программы учебной дисциплины	57
в т.ч. в форме практической подготовки	26
в т. ч.:	
теоретическое обучение	12
лабораторные работы	14
практические занятия	12
<i>Самостоятельная работа</i>	7
Промежуточная аттестация экзамен	12

2.2. Тематический план и содержание учебной дисциплины

Наименование разделов и тем	Содержание учебного материала и формы организации деятельности обучающихся	Объем, акад. ч / в том числе в форме практической подготовки, акад. ч	Коды компетенций, формированию которых способствует элемент программы
Раздел 1. Арифметические основы теории цифровых устройств		4	
Тема 1.1. Формы представления числовой информации в цифровых устройствах	Содержание учебного материала	2	ОК 01, ОК 02, ОК 03, ОК 07, ОК 09 ПК 2.1, ПК 2.2
	1. Общие сведения о системах счисления. Системы счисления, применяемые ЭВМ. Десятичная, двоичная, двоично-десятичная, восьмеричная, шестнадцатеричная системы счисления.		
	2. Формы представления чисел. Форматы данных. Представление чисел в формах с плавающей запятой и фиксированной запятой		
	Тематика практических занятий	2	
	ПЗ 1 Перевод чисел из одной системы счисления в другую		
ПЗ 2 Арифметические действия с двоичными числами			
Раздел 2. Логические основы цифровой схемотехники		12	
Тема 2.1. Основные понятия алгебры логики	Содержание учебного материала	2	ОК 01, ОК 02, ОК 03, ОК 07, ОК 09 ПК 2.1, ПК 2.2
	1. Логические константы и переменные. Элементарные логические функции. Операции булевой алгебры. Способы записи функций алгебры логики		
	2. Тожества и законы алгебры логики. Формы представления функций алгебры логики.		

	Минимизация логических функций. Цели минимизации. Общие принципы и способы минимизации. Способы представления логических переменных электрическими сигналами. Потенциальный и импульсный способы представления логических переменных. Понятие положительной и отрицательной логики		
	Тематика практических занятий	4	
	ПЗ 3 Построение схем и таблиц истинности для заданных логических функций		
	ПЗ 4 Выполнение минимизации логической функции по заданному способу минимизации		
Тема 2.2. Логические элементы и схемы	Содержание учебного материала	6	
	Тематика практических занятий		
	ПЗ 5 Построение логических схем в заданном базисе		
	ПЗ 6 Моделирование простейших логических функций с помощью прикладных программ		
Раздел 3. Цифровые устройства		16	
Тема 3.1. Цифровые устройства комбинационного типа	Содержание учебного материала	2	ОК 01, ОК 02, ОК 03, ОК 07, ОК 09 ПК 1.1, ПК 1.2, ПК 2.1 – ПК2.3, ПК3.1, ПК3.2
	1.Шифраторы и дешифраторы. Назначение. Принципы построения. Емкость шифратора и дешифратора. Форматы входного кода. Основные типы. Условное графическое обозначение		
	2.Мультиплексоры и демультиплексоры. Назначение. Принцип построения и функционирования мультиплексоров и демультиплексоров. Мультиплексорное и демультиплексорное дерево. Таблица истинности процесса функционирования мультиплексоров и		

	демультиплексоров. Условное графическое обозначение мультиплексоров и демультиплексоров		
	3.Комбинационные двоичные сумматоры. Назначение и классификация комбинационных сумматоров.. Таблица истинности. Построение и работа полного одноразрядного комбинационного сумматора. Многоразрядные сумматоры последовательного и параллельного действия. Условное графическое обозначение сумматоров.		
	4.Программируемые логические структуры. Общие сведения. Организация программируемой логической матрицы (ПЛМ). Программируемые матрицы логики.		
	Тематика лабораторных работ	6	
	ЛР 1 Исследование работы шифратора и дешифратора		
	ЛР 2 Исследование работы мультиплексора и демультиплексора		
	ЛР 3 Исследование работы одноразрядного сумматора		
Тема 3.2. Последовательностные цифровые устройства	Содержание учебного материала	2	
	1.Триггеры. Назначение и класификация. Принцип функционирования асинхронного и синхронного RS-триггера (бистабильная ячейка памяти) на основе логических элементов И-НЕ и ИЛИ-НЕ.Таблица переходов. Условное графическое обозначение. Триггеры Т-типа, D-типа, JK-триггера на основе RS-триггера Таблица переходов триггера. Таблицы переходов (таблица истинности). Условное графическое обозначение.		
	2.Цифровые счетчики импульсов. Назначение.Основные параметры и признаки класификации счетчиков. Принципы построения и работы счетчиков . Условное графическое обозначение.		
	3.Регистры. Назначение и типы регистров. Режимы работы. Принцип построения и работы последовательных, параллельных, последовательно-		

	параллельных и параллельно-последовательных регистров при вводе и выводе информации. Условное графическое обозначение регистров		
	Тематика лабораторных работ	6	
	ЛР 4 Исследование работы асинхронного RS-триггера на логических элементах		
	ЛР 5 Исследование работы синхронного Т- триггера		
	ЛР 6 Исследование работы двоичного асинхронного реверсивного счётчика импульсов		
	ЛР 7 Исследование работы двоично-десятичного счетчика		
	ЛР 8 Исследование работы универсального регистра сдвига»		
	ЛР 9 Исследование многоразрядного цифрового компаратора		
Раздел 4. Цифровые запоминающие устройства		4	ОК 01, ОК 02, ОК 03, ОК 07, ОК 09 ПК 1.1, ПК 1.2, ПК 2.1 – ПК2.3, ПК3.1, ПК3.2
Тема 4.1. Классификация и параметры запоминающих устройств	Содержание учебного материала 1.Общая характеристика и назначение цифровых запоминающих устройств. Классификация и параметры. Основные характеристики запоминающих устройств: емкость, быстродействие, надежность и экономичность. Иерархия (структура) запоминающих устройств (ОЗУ, ПЗУ, ППЗУ). Организация безадресной и виртуальной памяти .	2	
Тема 4.2. Оперативные и постоянные запоминающие устройства	Содержание учебного материала Тематика лабораторных работ ЛР 10 Изучение ОЗУ, ПЗУ, ППЗУ	2	

Раздел 5. Аналого-цифровые и цифро-аналоговые преобразователи (АЦП и ЦАП)		2	ОК 01, ОК 02, ОК 03, ОК 07, ОК 09
Тема 5.1. Аналого-цифровые и цифроаналоговые преобразователи (АЦП и ЦАП)	Содержание учебного материала	2	ПК 1.1, ПК 1.2, ПК 2.1 – ПК2.3, ПК3.1, ПК3.2
	1. Аналого-цифровые преобразователи (АЦП). Классификация. Основные операции аналого-цифрового преобразования. Основные характеристики. Структурные схемы основных типов АЦП. Области применения. Цифро-аналоговые преобразователи (ЦАП). Основные операции. Основные характеристики. Структурные схемы основных типов ЦАП. Области применения		
Самостоятельная работа. Работа со справочной литературой. Оформление отчетов по ЛР и ПЗ		7	
Промежуточная аттестация		12	
Всего		57	

3. УСЛОВИЯ РЕАЛИЗАЦИИ ПРОГРАММЫ УЧЕБНОЙ ДИСЦИПЛИНЫ

3.1. Для реализации программы учебной дисциплины должны быть предусмотрены следующие специальные помещения:

Лаборатория «Цифровой и микропроцессорной техники», оснащенная необходимым для реализации программы учебной дисциплины оборудованием, приведенным в п 6.2.1 примерной программы по данной специальности.

3.2. Информационное обеспечение реализации программы

Для реализации программы библиотечный фонд образовательной организации должен иметь печатные и/или электронные образовательные и информационные ресурсы, рекомендуемых для использования в образовательном процессе.

3.2.1. Основные печатные издания

1. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 406 с. — (Профессиональное образование). — ISBN 978-5-534-04676-2.

2. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 1 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2020. — 382 с. — (Профессиональное образование). — ISBN 978-5-534-10366-3.

3. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 2 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2020. — 421 с. — (Профессиональное образование). — ISBN 978-5-534-10368-7.

4. Миловзоров, О. В. Основы электроники : учебник для среднего профессионального образования / О. В. Миловзоров, И. Г. Панков. — 6-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 344 с. — (Профессиональное образование). — ISBN 978-5-534-03249-9.

3.2.2 Основные электронные издания

1. Миленина, С. А. Электротехника, электроника и схемотехника : учебник и практикум для среднего профессионального образования / С. А. Миленина, Н. К. Миленин ; под редакцией Н. К. Миленина. — 2-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 406 с. — (Профессиональное образование). — ISBN 978-5-534-04676-2. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/450858>

2. Миловзоров, О. В. Основы электроники : учебник для среднего профессионального образования / О. В. Миловзоров, И. Г. Панков. — 6-е изд., перераб. и доп. — Москва : Издательство Юрайт, 2020. — 344 с. — (Профессиональное образование). — ISBN 978-5-534-03249-9. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/450911>

3. Муханин, Л. Г. Схемотехника измерительных устройств : учебное пособие для спо / Л. Г. Муханин. — 2-е изд., стер. — Санкт-Петербург : Лань, 2022. — 284 с. — ISBN 978-5-8114-8972-5. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/185993> .

4. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 1 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство

Юрайт, 2020. — 382 с. — (Профессиональное образование). — ISBN 978-5-534-10366-3. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/456600>

5. Новожилов, О. П. Электроника и схемотехника в 2 ч. Часть 2 : учебник для среднего профессионального образования / О. П. Новожилов. — Москва : Издательство Юрайт, 2020. — 421 с. — (Профессиональное образование). — ISBN 978-5-534-10368-7. — Текст : электронный // ЭБС Юрайт [сайт]. — URL: <https://urait.ru/bcode/456601>

6. Травин, Г. А. Основы схемотехники телекоммуникационных устройств / Г. А. Травин. — 3-е изд., стер. — Санкт-Петербург : Лань, 2023. — 216 с. — ISBN 978-5-507-45435-8. — Текст : электронный // Лань : электронно-библиотечная система. — URL: <https://e.lanbook.com/book/269903> .

4. КОНТРОЛЬ И ОЦЕНКА РЕЗУЛЬТАТОВ ОСВОЕНИЯ УЧЕБНОЙ ДИСЦИПЛИНЫ

<i>Результаты обучения</i>	<i>Критерии оценки</i>	<i>Методы оценки</i>
<p>Знания:</p> <ul style="list-style-type: none"> – классификация и способы описания цифровых устройств; – принципы действия цифровых устройств комбинационного и последовательного типа; – основные методы цифровой обработки сигналов. 	<ul style="list-style-type: none"> – правильность и четкость ответов на контрольные вопросы и тесты; – четкость понимания и изложения классификации и способы описания цифровых устройств; – глубина понимания принципов построения и действия цифровых устройств комбинационного и последовательного типа; – глубина понимания основные методы цифровой обработки сигналов. 	<p>Тестовый и устный контроль по заданной тематике</p> <p>Экспертная оценка выполнения лабораторных, практических и самостоятельных работ</p> <p>Дифференцированный зачет</p>
<p>Умения:</p> <ul style="list-style-type: none"> – производить выбор элементной базы для проектирования цифровых схем; – производить синтез и анализ цифровых схем; – проводить исследование типовых схем цифровой электроники; – выполнять упрощение логических схем. 	<ul style="list-style-type: none"> – обоснованность и грамотность выбора элементной базы для проектирования цифровых схем; – обоснованность и глубина синтеза и анализа цифровых схем; – последовательность и правильность проведения исследования типовых схем цифровой электроники; – точность и грамотность выполнения упрощения логических схем 	<p>Экспертная оценка выполнения лабораторных, практических и самостоятельных работ</p> <p>Экзамен</p>